



产品概述

本产品基于RK3588平台和，紫光同创Logos2 FPGA 开发。RK3568强大通用计算能力和丰富的软件生态运行复杂的操作系统和应用程序实现系统的整体管理与控制；紫光同创Logos2 FPGA 高度可定制硬件逻辑，针对特定任务进行优化如高速数据采集、实时信号处理等，提高系统性能和效率。

应用场景

广泛应用于物联网网关、NVR存储、工业控制、车载系统等工业定制化市场。

产品参数

RK3568主要参数	
CPU	RK3568, 四核 64 位 Cortex-A55, 最高主频 2.0GHz
GPU	ARM G52 2EE 支持 OpenGL ES 1.1/2.0/3.2, OpenCL 2.0, Vulkan 1.1 内嵌高性能 2D 加速硬件
NPU	支持 1T 算力
操作系统	Android11.0/Linux/Harmony
内存 / 存储	标配 2GB (4GB 可选) / 标配 32GB (16GB/64GB 可选)
HDMI 输出	1 路, 标准 Type-A 母座, 最高支持 4K×2K@60Hz 的分辨率
MIPI 输出	1 路, 可直接驱动多种分辨率的 MIPI 接口液晶屏, 实测已支持 720*1280 的分辨率
音频接口	喇叭输出 (支持左右声道输出, 默认 6W, 可配置 10W, 需要改电阻)、MIC IN*1
耳机输出	支持一路三 / 四段耳机插入
USB 接口	1 路 USB3.0 OTG、3 路 USB HOST
串口	1 路 RS232、1 路 TTL、2 路 RS485
I2C 接口	1 路, 可接 I2C 接口的 TP 或外设
网络支持	支持 10/100/1000M 自适应以太网 内置 Wi-Fi, 支持蓝牙 内置 MINI PCI-E 接口, 可支持 4G 上网, 不支持模拟或数字通话
存储	支持 U 盘、TF 卡扩展存储

RTC 实时时钟	支持低功耗
系统升级	支持本地 USB 升级
AN 接口	2 路 CAN 接口
JATG 接口	1 路 ARM JATG
EXPORT	1 路 2*20P 2.54MM 间距
Key	1 路 复位按键 1 路 用户可编程按键 1 路 POWER ON 按键 1 路 Uboot 烧录按键
LED	2 路, 用户可编程指示灯
FPGA主要参数	
型号	PG2L50H-FBG484
内存 / 存储	标配 512MByte DDR3/128Mbit SPI FLASH
内置 ROM	EEPROM (默认不带, 可选贴)
SFP	1 路, SFP1 光口, 由高速串行收发器 HSST 引出, 支持千兆光口模块 1 路, SFP2 (RGMII) 光口, 由网口 PHY 引出, 支持千兆光口模块
FMC	1 路, 400pin FMC 连接器, LPC 标准
EXPORT	1 路, 2*20P 简易牛角座, 2.54MM 间距
LED	2 路, 用户可编程指示灯
Key	1 路 复位按键 2 路 用户可编程按键
JTAG	1 路 JTAG, 2x 7pin 简易牛角座, 间距 2.0mm